



Zum nächstmöglichen Termin suchen wir eine*n

LEITERPLATTENDESIGNER*IN / PCB-DESIGNER*IN (M/W/D)

Abteilung: Innovation und Technologie

Aufgabenschwerpunkte:

Schaltungsentwürfe in Zusammenarbeit mit den zuständigen Entwicklern so in Layouts umsetzen, dass die vorgegebenen Kosten-, Termin- und Qualitätsziele eingehalten werden.

- Erstellung von Schaltbildern und -plänen sowie Leiterplattenlayouts
- Analyse und Optimierung des Wärmemanagements von Leiterplatten und Gehäusekonzepten
- Aufbau und Inbetriebnahme von Prototypen und Mustern (Musterbestückung und Additive Fertigung von Gehäuselösungen)
- Unterstützung von Produktion und Logistik (z.B. Werkzeuge, Anpassung an Fertigungsprozesse)
- Simulation: Thermoanalyse des Leiterplattenlayouts und der Baugruppe mit der Thermoanalysesoftware „TRM“
- Erstellung und Pflege der Bauteile-Bibliotheken
- Einbindung von Daten externer Dienstleister und Konvertierung auf die neueste Version

Qualifikation/Anforderung:

- Techniker im Bereich Elektrotechnik/Elektronik/Mechatronik oder abgeschlossene Berufsausbildung mit mehrjähriger Berufserfahrung
- Qualifizierung für das Leiterplatten-Design (Entflechtung, Layout) z.B. IPC, CID, PULSONIX, Pro/E
- Mehrjährige Erfahrung im Leiterplatten-Layout wünschenswert
- MS-Office Kenntnisse, Grundkenntnisse in SAP
- Gute Deutschkenntnisse in Wort und Schrift
- Befriedigende Kenntnisse in technischem Englisch in Wort und Schrift

Interessenten wenden sich bitte an die Personalabteilung, Herrn Konrad Struller, Tel. 0171 3300336