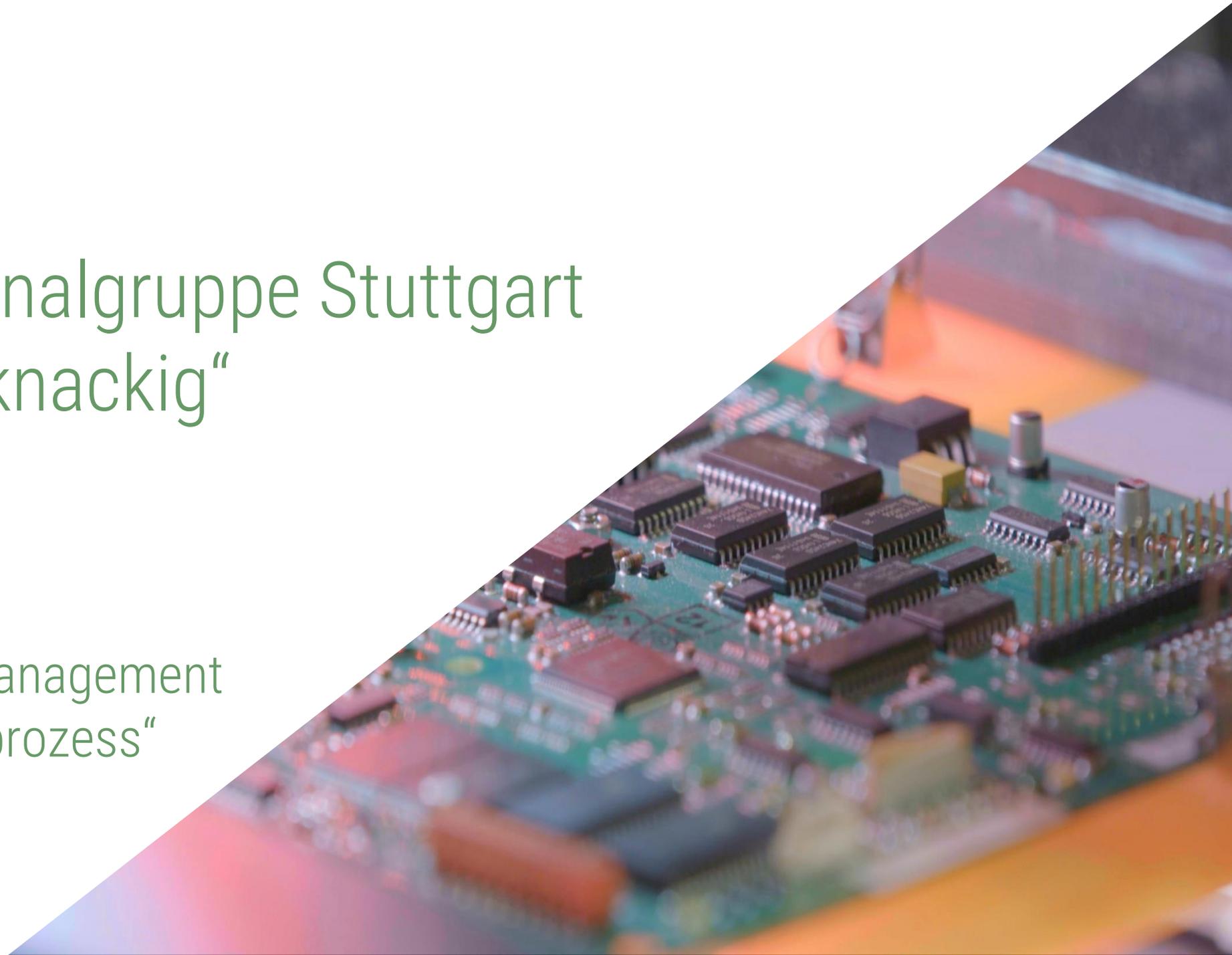


FED

Fachverband für Design,
Leiterplatten- & Elektronikfertigung

FED Regionalgruppe Stuttgart – „kurz & knackig“

Teil 1:
„Strategisches
Obsoleszenzmanagement
im Prototypenprozess“



Fragen

Frage: ... wird die Präsentation im Nachgang auch als PDF verteilt?

-> ja, es wird einen Link hierzu geben

Frage: ... auf welcher Basis wird der Qualitäts-Check der PCB durchgeführt? Gerber, IPC2581, sonstiges?

Welche Daten benötigen Sie für das schnelle Angebot?

-> Normalerweise werden die Angebote auf Basis der Gerberdaten sowie der Stückliste erstellt.

Fragen

Frage: ... mit welchem/welchen Tools überwachen Sie obsolete Komponenten?

Was kostet das und welche ManPower (Arbeitszeit) steckt dahinter?

...mit welchem Tool hätten sie diesen Prozessor als obsolete erkannt ?

-> Das eingesetzte Tool ist Silicon Expert und basiert auf einer Weboberfläche. Die Kosten für die Überwachung sind abhängig vom Umfang der Stückliste und der Komplexität der einzelnen Komponenten.

Fragen

Detaillierte Fragen können gerne auch direkt an

Jens Arnold

Geschäftsführer / Managing Director

beflex electronic GmbH | A KATEK Brand

Robert-Bosch-Str. 11

72636 Frickenhausen

Phone: +49 7022-2433-19 Fax: +49 7022-2433-31

Mobile: +49 172 7569019

gestellt werden.

Danke

für die Teilnahme an
FED Regionalgruppe Stuttgart
– „kurz & knackig“

Teil 1:
„Strategisches Obsoleszenzmanagement im
Prototypenprozess“



Fachverband für Design,
Leiterplatten- & Elektronikfertigung

Wir verbinden

FED e. V.
Frankfurter Allee 73C
10247 Berlin
Tel. +49(0)30340603050
info@fed.de
www.fed.de

