

# 9. PCB-Designer-Tag:

## Erfahrungsaustausch mit PCB- und Baugruppen-Designern

### Termin

28.05.19

Beginn: 9:00 Uhr

Ende: 16:30 Uhr

(optional: 27.05.19 um 19 Uhr gemeinsames  
Abendessen zum Netzwerken)

### Preise (plus MwSt.)

330 Euro (250 Euro für FED-Mitglieder)

### Veranstaltungsort

WITTENSTEIN SE

Walter-Wittenstein-Straße 1

97999 Igersheim - Harthausen

### Anmeldung und Infos zu den Vorträgen

[www.pcb-designer-tag.de](http://www.pcb-designer-tag.de)

### Veranstalter und Kontakt

FED e.V.

Frankfurter Allee 73c

10247 Berlin

Tel. +49 30 340 603050

Fax. +49 30 340 603061

[info@fed.de](mailto:info@fed.de)



## 9. PCB-Designer-Tag

**5G - 3x High**  
Cutting-Edge-Design:  
HDI, High Speed  
und High Power

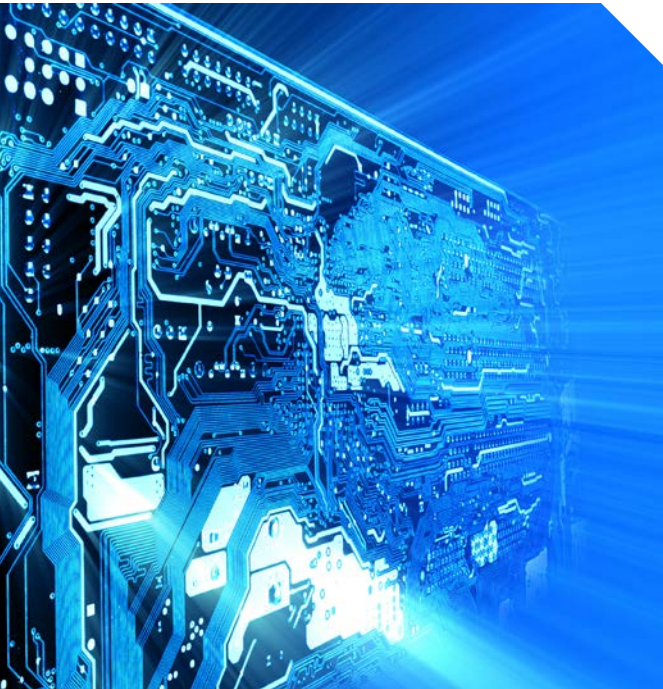
28. Mai 2019 bei  
WITTENSTEIN SE  
in Igersheim -  
Harthausen



# 9. PCB-Designer-Tag

Leiterplatten- und Baugruppen-Designer bilden die Brücke zwischen der Elektronikentwicklung und -fertigung. Sie sind die Schnittstelle für alle am Entwicklungsprozess beteiligten Akteure. Der PCB-Designer-Tag bietet den Teilnehmern durch Diskussionsrunden und Workshops praxisgerechtes Fachwissen für den Arbeitsalltag. Zudem können die Gäste konkrete Sachverhalte oder Fragen zur Veranstaltung mitnehmen, um fachspezifische Lösungsvorschläge zu erhalten. Sie können außerdem Ihre fachlichen Fragen vorab bei uns einreichen an [d.baar@fed.de](mailto:d.baar@fed.de) (Dietmar Baar).

Zum Thema „5G - 3x High - Cutting-Edge-Design: HDI, High Speed und High Power“ bietet der Tag interessante Vorträge, Workshops und Diskussionsrunden an. Zusätzlich ermöglicht die Firma WITTENSTEIN den Besuchern einen Einblick in ihr Unternehmen, inklusive eines Rundganges in der Innovationsfabrik. Wir freuen uns auf Ihre Teilnahme.



# Agenda

**09:00 – 09:10 Uhr**

## **Begrüßung**

NN, WITTENSTEIN SE

Prof. Dr. Rainer Thüringer, FED-Vorstandsvorsitzender

**09:10 – 09:55 Uhr**

## **Technology evolution towards 5G**

Referent: Thomas Randt, Telit

**09:55 – 10:30 Uhr**

## **Kaffeepause & Networking**

**10:30 – 11:00 Uhr**

## **Smarte Produkte, Data Driven Services und Industrial Intelligence**

Referent: Bernd Vojanec, WITTENSTEIN SE

**11:00 – 12:00 Uhr**

## **1. Workshop – High-Density-Interconnect und High-Speed**

Referent: Michael Schwitzer, Ciboard electronic GmbH

**12:00 – 13:15 Uhr**

## **Mittagspause & Networking**

**13:15 – 14:15 Uhr**

## **2. Workshop – High-Power-Baugruppen-Design**

Referent: Michael Schleicher, SEMIKRON Elektronik GmbH & Co. KG

**14:15 – 14:45 Uhr**

## **Kaffeepause & Networking**

**14:45 – 16:15 Uhr**

## **Firmenrundgang bei WITTENSTEIN SE**

Innovationsfabrik und Teile der Produktion

**16:15 – 16:30 Uhr**

## **Abschlussrunde/ Verabschiedung**

**16:30 Uhr**

## **Ende der Veranstaltung**

*Moderation der Workshops: Prof. Dr. Rainer Thüringer, FED*