

**Treffen Sie den FED auf dem R&D Symposium „best of processing“  
am 9. Februar in Mönchengladbach!**

Auf dem FED Stand finden sie die neuesten FED Dokumente und sie können sich ausgiebig über die IPC-Richtlinien für das Elektronik-Design, die Leiterplatten- und Baugruppenfertigung, Prüf- und Qualitätskriterien, Materialauswahl usw. informieren.

Sie haben die Möglichkeit, Ihr **persönliches Ticket** zu erhalten, um die Veranstaltung **kostenfrei** zu besuchen.

Hierzu müssen Sie sich lediglich auf der Homepage <http://www.best-of-processing.de> mit dem Einladungscode fedax registrieren.

**Anmeldeschluss für Onlineregistrierungen ist der 07.02.2012**

(der Anmeldeserver wird gegen 17 Uhr abgeschaltet)

Nutzen sie die Gelegenheit **Einblick in die deutschen Übersetzungen der wichtigsten IPC-Richtlinien** zu nehmen und sich über das aktuelle Kurs- und Seminarangebot zu informieren.

Das Unternehmen **R&D Elektronik** organisiert in Zusammenarbeit mit der Hochschule Niederrhein und der WFMG bereits zum vierten Mal die Innovationsmesse mit Fachsymposium "best-of-processing"

Im Branchentreffpunkt NRW für Komponenten, Baugruppen und Geräte präsentieren fast **50 Unternehmen** den Fachbesuchern Neuigkeiten rund um die Geräteentwicklung und Geräteherstellung. Neben der **Ausstellung** findet auch eine **Vielzahl von fachspezifischen Vorträgen** statt.

Treffen Sie die Mitglieder der Regionalgruppe Düsseldorf und auch den Leiter der Regionalgruppe, Hanno Platz von GED Gesellschaft für Elektronik und Design.

Wir informieren Sie auch gerne über die Vorteile und den Nutzen einer Mitgliedschaft beim FED.